

東區技術教學中心辦理 105 年度

『數位電子乙級』教學增能研習—（以 QuartusII 軟體模式執行）

依據：

1. 東區技術教學中心 105 年度工作計畫。
2. 東區技術教學中心 105 年度技教中心教師研習計畫。

一、活動目標：

1. 提升東部地區學校師生對於數位電子技能的瞭解。
2. 藉由研習課程中與老師及學生分享與交流。
3. 增進職業類科師生對於數位電子乙級技能檢定的認知。
4. 開放本校數位電子考場設施提供花東電子、電機群師生使用。

二、主辦單位：本校東區技術教學中心。

協辦單位：電子科。

三、實施地點：國立花蓮高工電子科微處理機實習工場。

四、實施日期時間：105 年 11 月 28（一）16：00 至 21：30。

五、教學大綱及課程表如附件。

六、參加對象：針對以 QuartusII 軟體撰寫數位電子乙級有興趣之校內師生名額人數共 40 名。

七、報名費用：本校研習師生免費參加。

八、報名方式：請於 105 年 11 月 25 日中午前完成報名。校內電機電子群學生請至電子科主任報名，花工教師請洽東區技術教學中心林志宏幹事電話：03-8226108#662。

九、請惠予校內參加人員公假。

十、經費由技術教學中心教師研習項下支應。

數位電子乙級教學增能研習教學大綱

研習目的：因應數位電子乙級試燒錄軟體變更與花蓮高工電子科申辦該職種術科考場，藉由研習課程中來與會師生分享與交流，以達到提高考照通過率之目的。

數位電子乙級教學增能研習課程表

105 年 11 月 28 日 (一)		
時 間	課 程	主持人/主講人
15:50~16:00	報到、領取講義及材料	黃金定老師
16:00~17:00	數位電子乙級試題簡介： 1. 電路板設計(繪圖)部分 2. 母電路板製作與組裝部分 3. 子板焊接及故障狀況排除問與答	張世穎主任
17:00~18:00	四位數多工顯示器理論說明 1. 機台電路理論說明 2. 母板 Layout 圖及子板焊接 3. CPLD 電路設計原理及流程說明 4. CPLD 電路-以繪圖方式實作 5. CPLD 以 QuartusII 模式燒錄及機台測試	張世穎主任
18:00~18:30	休息	
18:30~19:30	鍵盤掃瞄裝置理論說明 1. 機台電路理論說明 2. 母板 Layout 圖及子板焊接 3. CPLD 電路設計原理及流程說明 4. CPLD 電路-以繪圖方式實作 5. CPLD 以 QuartusII 模式燒錄及機台測試	張世穎主任
19:30~20:30	數位電子鐘理論說明 1. 機台電路理論說明 2. 母板 Layout 圖及子板焊接 3. CPLD 電路設計原理及流程說明 4. CPLD 電路-以繪圖方式實作 5. CPLD 以 QuartusII 模式燒錄及機台測試	張世穎主任
20:30~21:30	1. 成品電路除錯 2. 師生綜合座談 3. 填寫問卷滿意	張世穎主任
21:30	研習結束	